

DIFERENCAS ENTRE OS NIVEIS DE ENGENHARIA DA PLACA DE CPU DO CONC. DE MICRO5

PLACA DE CPU - NIVEL 01 - 07038.01.1

C O N E C T O R S M K R S - 2 3 2 C

1 2 3 4 5 6 7 8 9 10

CTS DSR RTS +12V TxC RxC DTR RxD TxD GND

CONECTOR SMK LOOP DE CORRENTE

1 2 3 4 5 6 7 8 9 10

CTS DSR RTS +12V TxC TxRET RxD RxRET TxD GND

PLACA DE CPU - NIVEL 02 - 07038.02.0

C O N E C T O R B E R G S T I C K

3 4 5 6 7 8 9 10 11 12

CTS DSR RTS +12V TxC RxC DTR RxD TxD GND

CONECTOR BERG STICK LOOP DE CORRENTE

3 4 5 6 7 8 9 10 11 12

CTS DSR RTS +12V TxC TxRET RxD RxRET TxD GND

PLACA DE CPU - NIVEL 03 - 07038.03.?

C O N E C T O R B E R G S T I C K

3 4 5 6 7 8 9 10 11 12

CTS DSR RTS +12V TxC RxC DTR RxD TxD GND

CONECTOR BERG STICK LOOP DE CORRENTE

3 4 5 6 7 8 9 10 11 12

CTS DSR RTS +12V TxC TxRET RxD RxRET TxD GND

CONECTOR BERG RESET

1 2 3 4

GND RST LED