

RELOGIO

OUT 70, KX → seleciona o reg. interno

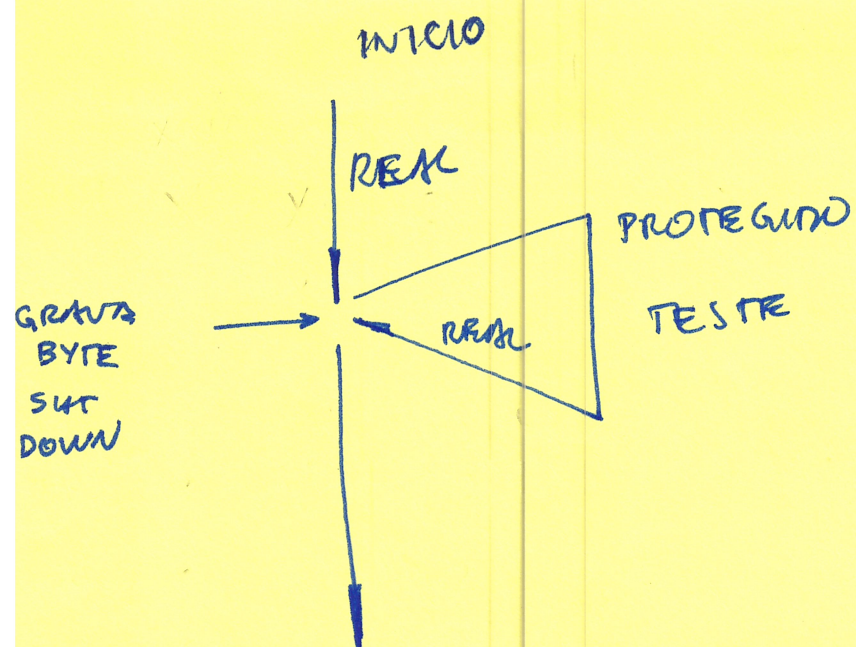
$\begin{cases} \text{IN } 71. \\ \text{OUT } 71, \text{ valor} \end{cases} \rightarrow \text{lê ou escreve no reg.}$

PIN. DS → READ

PIN. AS → ALE

Nota: Os sinais $\overline{\text{MEMWE}}$ e $\overline{\text{MEMUR}}$ estão dispostos em pinos distintos de $\overline{\text{MEMR}}$ e $\overline{\text{MEMW}}$, com a seguinte característica:

- se fosse no mesmo pino (compatível com nt) cada vez que fosse acessada a memória no modo protegido, a região do I°M também seria.
- com a distinção esse problema não ocorre.



→ VARIÁVEIS DE BIOS
 0040:0072 [1 2 3 4]

teste de memória 13s p/ 1 MBytes de mem.
 d 1234 ã faz teste de memória

OUT ~~64~~ 64, FE → ATIVA RE

SIGNAL	END								END (HEX)	FUNCIÓN				
	11	10	9	8	7	6	5	4			3	2	1	0
<u>CS DMA1</u>	X	X	0	0	0	0	0	X		X			000-01F	DMA 1
<u>CS INT1</u>	X	X	0	0	0	0	1	X		X			020-03F	INT. 1
<u>CS TIMER</u>	X	X	0	0	0	1	0	X		X			040-05F	TIMER
<u>CS TEC</u>	X	X	0	0	0	1	1	X		X			060-07F	TECLADO
<u>CS PAG</u>	X	X	0	0	1	0	0	X		X			080-09F	PAG. DE DMA
<u>CS INT2</u>	X	X	0	0	1	0	1	X		X			0A0-0BF	INT. 2
<u>CS DMA2</u>	X	X	0	0	1	1	0	X		X			0C0-0DF	DMA2
<u>CS 287</u>	X	X	0	0	1	1	1	X		X			0E0-0FF	287

• Q1
• ARDY

① PCI MEM (6/8 MHz) / 1 SERIAL → 13273.01.012

② PCI MEM (8/10 MHz) / 2 SERIALS →

①

EPROM → ESPAÇO END → $\left\{ \begin{array}{l} 0F0000 \\ 0FFFFFFF \end{array} \right.$

ou no último segmento dos 16 MB.

$\left\{ \begin{array}{l} FF0000 \\ FFFFFFFF \end{array} \right.$

PCI BÁSICA

PCI EXPANSÃO

$\left\{ \begin{array}{l} 640 \\ 704 \\ 1664 \\ 1728 \end{array} \right.$ k Bytes

2

CPU 6/8 MHz → MEM 6/8 MHz

CPU 8/10 MHz → MEM 8/10 MHz

p/ Acesso Ram dinâmica → NO PROBLEMS!
(total 3 estados)

→ p/ " de EPROM → INSERIR + LTV
(total 4 estados)