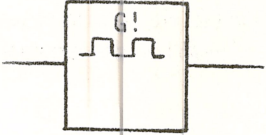
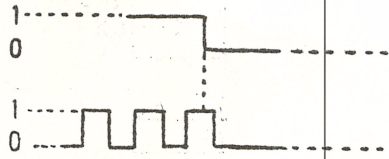
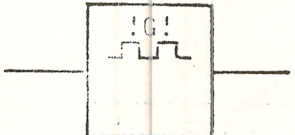
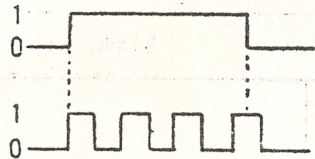
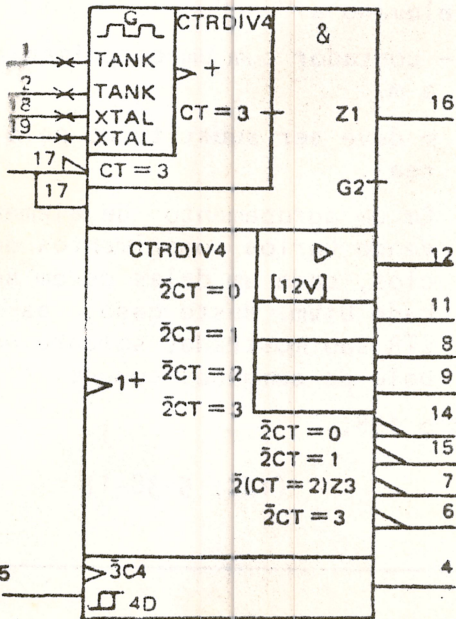


Continuação

Nº	Símbolo	Descrição																																			
177		Monoestável não-redisparável (não redisparável durante o pulso de saída) - Símbolo geral. A saída assume o estado interno 1 somente quando a entrada assume o estado interno 1. A saída retorna ao estado interno 0 após o período de tempo característico do elemento independentemente de qualquer mudança da entrada durante este período. Ver nota do símbolo 176 (ver por exemplo símbolo 179). (IEC: 5-36-2)																																			
178		Monoestável redisparável (por exemplo: SN 74LS123) Tabela de funcionamento <table><tr><th>9</th><th>10</th><th>11</th><th>5</th><th>12</th></tr><tr><td>—</td><td>—</td><td>N</td><td>N</td><td>P</td></tr><tr><td>P</td><td>—</td><td>—</td><td>N</td><td>P</td></tr><tr><td>—</td><td>N</td><td>—</td><td>N</td><td>P</td></tr><tr><td>N</td><td>┐</td><td>P</td><td>┐</td><td>┐</td></tr><tr><td>┐</td><td>P</td><td>P</td><td>┐</td><td>┐</td></tr><tr><td>N</td><td>P</td><td>┐</td><td>┐</td><td>┐</td></tr></table> Nota: A segunda e terceira linhas da tabela pressupõem que as condições de regime indicadas nos pinos 1 e 2 já se estabeleceram o suficiente para que qualquer pulso iniciado antes da estabilização tenha terminado. (IEC: 5-36-3)	9	10	11	5	12	—	—	N	N	P	P	—	—	N	P	—	N	—	N	P	N	┐	P	┐	┐	┐	P	P	┐	┐	N	P	┐	┐	┐
9	10	11	5	12																																	
—	—	N	N	P																																	
P	—	—	N	P																																	
—	N	—	N	P																																	
N	┐	P	┐	┐																																	
┐	P	P	┐	┐																																	
N	P	┐	┐	┐																																	
179		Monoestável não-redisparável (por exemplo: parte do SN 74221) (IEC: 5.36.4)																																			

Continuação

Nº	Símbolo	Descrição
183		Elemento astável com sincronização de parada (após completar o último pulso) - Símbolo geral. Quando a entrada retorna ao estado interno 0 a saída permanece no estado interno 0 ou completa o pulso final. Ver nota do símbolo 180. Entrada Saída  (IEC: 5-37-4)
184		Elemento astável com sincronização de partida e parada - Símbolo geral. Ver nota do símbolo 180. Entrada Saída  (IEC: 5-37-5)
185		Gerador/reforçado de sinal de marca-passo de quatro fases. (por exemplo: 74LS362) (IEC: 5-37-6)

/continua

Continuação

Nº	Símbolo	Descrição
188		Registrador por deslocamento de 8 bits com entradas série e saídas série complementares. (por exemplo: 7491) (IEC: 5-38-2)
189		Registrador por deslocamento de 512 bits (por exemplo: MM 4057) (IEC: 5-38-3)
190		Registrador por deslocamento de 4 bits, universal (por exemplo: SN 74LS194) (IEC: 5-38-4)
191		Registrador por deslocamento de 4 bits com entrada série/paralelo e saída em paralelo. (por exemplo: CD 4035B) Nota: O uso da barra inclinada pode ser evitado por substituição de $\rightarrow M1$ por $\overline{M0}$ e $\overline{1}$ por 0. (IEC: 5-38-5)

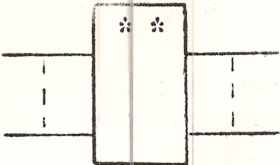
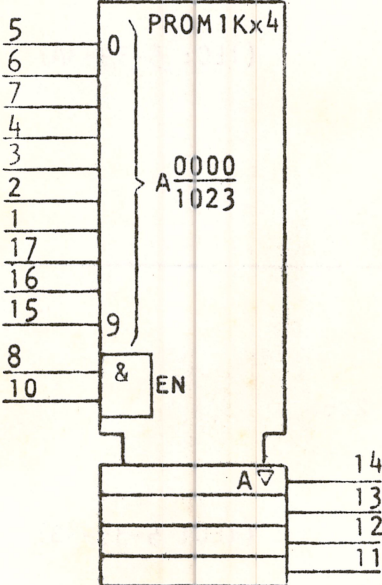
/continua

Continuação

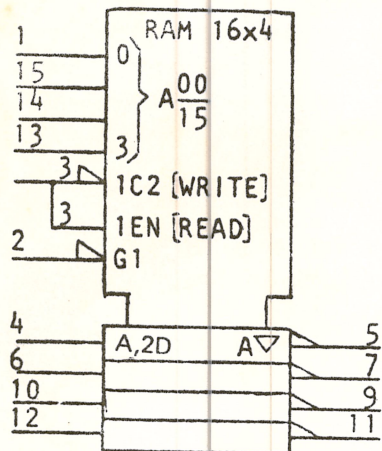
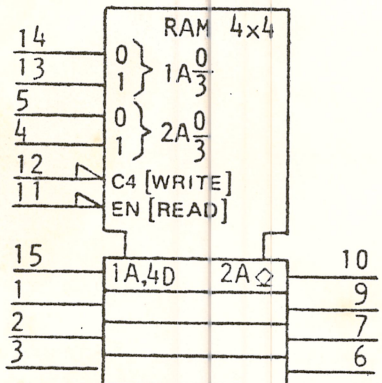
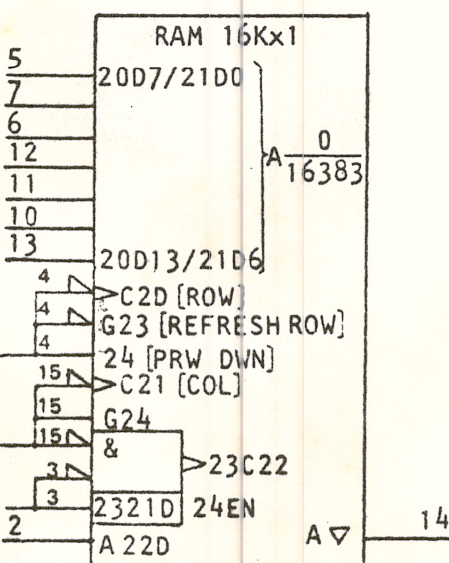
Nº	Símbolo	Descrição
196		Contador divisor binário de 14 bits com saída de expansão em cascata. (por exemplo: 4020B) (IEC: 5-38-9)
197		Contador decimal síncrono, com entradas em paralelo. (por exemplo: SN 74LS160) (IEC: 5-38-10)
198		Contadores, um dividindo por 5 e 10 e outro por 6. (por exemplo: SN 49711) (IEC: 5-38-11)

/continua

6.15 Memórias

Nº	Símbolo	Descrição
203		Memória - Símbolo geral O primeiro asterisco (*) deve ser substituído pelo símbolo de qualificação da função, por exemplo: ROM* Memória fixa (somente de leitura) PROM* Memória fixa programável EPR0M* Memória fixa reprogramável RAM* Memória variável (de escrita e leitura) O segundo asterisco deve ser substituído por uma indicação apropriada do número de seções x células por seção. Ver nota da seção 5.13. (IEC: 5-39-1)
204		Memória fixa programável (PROM), 1Kx4 bits. (por exemplo: 3625) Ver outra representação: símbolo 205. (IEC: 5-39-2A)

/continua

Nº	Símbolo	Descrição
208		Memória variável, 16x4 bits (por exemplo: 74S189) (IEC: 5-39-4)
209		Memória variável, 4x4 bits, com endereços separados para a escrita e para a leitura (por exemplo: 74170) (IEC: 5-39-5)
210		Memória variável, dinâmica, 16Kx1 bits (por exemplo: 4116) (IEC: 5-39-6)