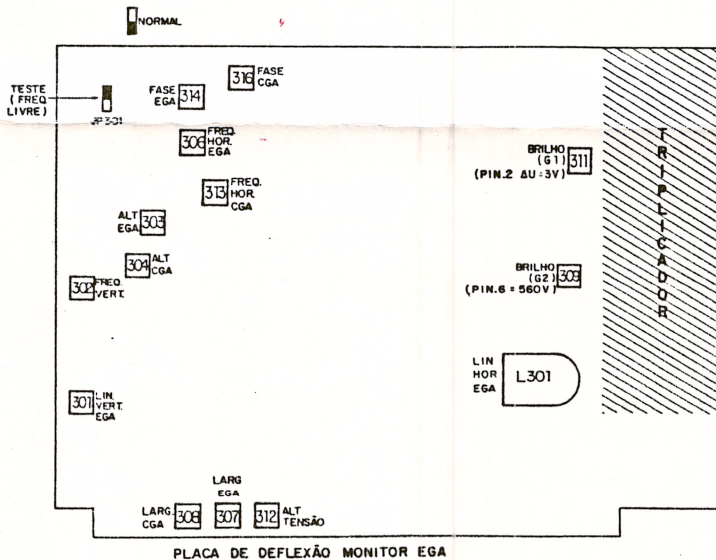


DIP DS01								FUNCAO
CH01	CH02	CH03	CH04	CH05	CH06	CH07	CH08	
ON	-	-	-	-	-	-	-	AUTO-TESTE CONTINUO
OFF	-	-	-	-	-	-	-	OPERACAO NORMAL
-	ON	-	-	-	-	-	-	COPROCESSADOR 8087 NAO INSTALADO
-	OFF	-	-	-	-	-	-	COPROCESSADOR 8087 INSTALADO
-	-	*	*	-	-	-	-	SEM FUNCAO
-	-	-	-	ON	ON	-	-	INTERFACE DE VIDEO EGA
-	-	-	-	OFF	ON	-	-	INTERFACE DE VIDEO CGA 40 X 25
-	-	-	-	ON	OFF	-	-	INTERFACE DE VIDEO CGA 80 X 25
-	-	-	-	OFF	OFF	-	-	INT. DE VIDEO MDA (MONOCROMATICO)
-	-	-	-	-	-	ON	ON	1 UNIDADE FLOPPY 5 1/4
-	-	-	-	-	-	OFF	ON	2 UNIDADES FLOPPY 5 1/4
-	-	-	-	-	-	ON	OFF	3 UNIDADES FLOPPY 5 1/4
-	-	-	-	-	-	OFF	OFF	4 UNIDADES FLOPPY 5 1/4

15TA003



DIP DS02						CONFIGURACAO	NORMAL
CH1	CH2	CH3	CH4	CH5	CH6		
ON	ON	ON	OFF	-	-	EGA EMULANDO ENHANCED RGB	
ON	OFF	OFF	ON	-	-	EGA EMULANDO 40 X 25 COLORIDO	
OFF	ON	ON	OFF	-	-	MONITOR EGA	*
OFF	OFF	ON	OFF	-	-	MONITOR MDA (MONOCROMATICO)	
OFF	OFF	OFF	ON	-	-	EGA EMULANDO 80 X 25 COLORIDO	
-	-	-	-	ON	-	PERMITE O AUTO-SWITCH	*
-	-	-	-	OFF	-	NAO PERMITE O AUTO-SWITCH	
-	-	-	-	-	ON	INTERFACE EGA DA PCI HABILITADA	*
-	-	-	-	-	OFF	INTERF. EGA DA PCI DESABILITADA	

15TA002C

ESTRAPE	POSICAO	FUNCAO	NORMAL
JP01/02	1 - ON	NAO INSERE CICLO DE WAIT	ON
	OFF	INSERE UM CICLO DE WAIT EM 8 MHz NA RAM	
	2 - ON	VELOCIDADE APOS RESET = 8 MHz	ON
	OFF	VELOCIDADE APOS RESET = 4,77 MHz	
	3 - ON	3 BANCOS DE MEMORIA	ON
	OFF	2 BANCOS DE MEMORIA	
4 - ON	64 k DE MEMORIA DE VIDEO	128 k DE MEMORIA DE VIDEO	OFF
	OFF		
5 - ON	INTERFACE SERIAL PRIMARIA DESABILITADA	INTERFACE SERIAL PRIMARIA HABILITADA	OFF
	OFF		
6 - ON	INTERFACE SERIAL SECUNDARIA DESABILITADA	INTERFACE SERIAL SECUNDARIA HABILITADA	OFF
	OFF		
JP03	1 - 2	INT. SER. SEC. COMO LOOP ITAUEC	2-3
	2 - 3	INT. SER. SEC. COMO RS232C	
JP04	1 - 2	INT. SER. PRIM. COMO LOOP ITAUEC	2-3
	2 - 3	INT. SER. PRIM. COMO RS232C	
JP05	1 - 2	INT. SER. SEC. COMO LOOP ITAUEC	2-3
	2 - 3	INT. SER. SEC. COMO RS232C	
JP06	1 - 2	INT. SER. PRIM. COMO RS232C	1-2
	2 - 3	INT. SER. PRIM. COMO LOOP ITAUEC	
JP07	ON	ALIMENTA O RTC	ON
	OFF	CORTA A ALIMENTACAO DA BATERIA P/O RTC	
JP08	1 - 2	EPROM DA EGA = 27128	1-2
	2 - 3	EPROM DA EGA = 27256	
JP09	1 - 2	END. DE E/S MAP. EM 2XX	2-3
	2 - 3	END. DE E/S MAP. EM 3XX	
JP10	1 - 2	TAMANHO DA BIOS EGA = 32 k	2-3
	2 - 3	TAMANHO DA BIOS EGA = 16 k	
JP11		RESERVADO (NAO E MONTADO)	
JP12	ON	PRE-COMP. ESCR. NO FLOPPY = 187 ns	OFF
	OFF	PRE-COMP. ESCR. NO FLOPPY = 125 ns	
JP13	ON	MOTOR "SPINDLE" DO DRIVE IEM 2 VELOC.	OFF
	OFF	MOTOR "SPINDLE" DO DRIVE IEM 1 VELOC.	
PT8/FT9		IMPLEMENTACAO FUTURA	ON

15TA004A

DS01 WINCHESTER				NOTA: D1 a D4 = WINCHESTER 1 D5 a D8 = WINCHESTER 2		
TIPO				CAPACIDADE	FABRICANTE	MODELO
D8	D7	D6	D5	FORMATADO		
D4	D3	D2	D1	(BYTES)		
ON	ON	ON	ON	10,7 M	MULTIDIGIT / FLEXIDISK	DN1011 / BR412
ON	ON	ON	OFF	10,7 M	ELEBRA	W311
ON	ON	OFF	ON	21,3 M	QUALITRON / ITAUEC / BASF MICROLAB SEAGATE	QW528 / 6188R3 / DFU 5025 / ST125 ST225
ON	ON	OFF	OFF	21,3 M	ELEBRA / MULTIDIGIT	DN2061 / VINTEN
ON	OFF	ON	ON	21,3 M	FLEXIDISK	BR425
ON	OFF	ON	OFF	24,3 M	ELEBRA	W530-S
ON	OFF	OFF	ON	40,3 M	ELEBRA	W540-S
ON	OFF	OFF	OFF	42,9 M	MICROLAB	DFW5050
OFF	ON	ON	ON	32,0 M	SEAGATE	ST138
OFF	ON	ON	OFF	42,0 M	SEAGATE	ST251 / 251-1
OFF	ON	OFF	ON	31,0 M	SEAGATE	ST4038
OFF	ON	OFF	OFF	42,0 M	SEAGATE	ST4051
OFF	OFF	ON	ON	44,0 M	SEAGATE	ST4053

15TA007A

PLACA CONTROLADORA DE WINCHESTER		NOTA: 1 2 3	
ESTRAPE	POSICAO	FUNCAO	NORMAL
JP01	ON	HABILITA A PLACA	ON
	OFF	DESABILITA A PLACA	
JP02	1 - 2	CONECTA O SINAL HS3 COM O PINO 2 DO CN01	2-3
	2 - 3	CONECTA O SINAL RNC COM O PINO 2 DO CN01	

15TA005

NOTA: JP02 EM 1-2 PARA WINCH. COM MAIS DE 8 CABECAS.