

Itautec

I INSTRUÇÃO p/ EXECUÇÃO DE ALTERAÇÃO DE PRODUTO I
I IEAP (RETROFITE) I

===== código =====

I MIC.30P.AFW.11/89

produto: IS30 PLUS

I módulo: PLACÃO CPU/MEMÓRIA/VÍDEO

código : todas as configurações

I código: 20096 / 20097

I_I IND/LeC I_XI OBR/LeC I_I NOB/LeC I

I_xI para EXECUÇÃO

I_I IND/LAB I_I OBR/LAB I_I NOB/LAB I

I_I para CONHECIMENTO

I_I IND/CPO I_I OBR/CPO I_I NOB/CPO I

MOTIVO DA ALTERAÇÃO =>

- * Input no port 0 do DMA para reset do flip-flop pointer.
- * Libera variável 40=F0 para compatibilização. Erro de teclado em bit 4 de MFG.TST.
- * Adaptações para nova PAL do RTC (desabilita alarm interrupt e reset interrupt pendente).
- * Alterações para distinguir drive não presente de drive 1.2 Mb.
- * Modificações na JIG : prevê novo endereçamento do RTC ; permite acertar a hora, dia e mês pela JIG; implementa "DELAY" entre transmissão e recepção no teste de serial e aumenta número de transmissões/recepções.

MATERIAIS ENVOLVIDOS =>

2 EPROMs 27128-20 # V1.0 R04 #

POSICÃO: CI72 e CI98

CHECK SUM: CI72: 5B0B / CI98: 44F5

ETIQUETA SUPERIOR =>

BIOS IS30

PCI CI-98

V1.0 R04 xxxx(2)

INSTRUÇÕES PARA A EXECUÇÃO =>

Trocar as EPROMs dos CI's 72 e 98 pela versão atual V1.0 R04.

OBSERVAÇÕES E CUIDADOS ESPECIAIS =>

- * Todas placas que sofrerem manutenção devem ser atualizadas somente com EPROMs 27128-20 (ITAUCOM).
- * As eeproms: . INTEL 27128
. NEC 27128D
. ELEBRA 27128A, não devem ser utilizadas pois o tempo de acesso de 250 ns pode ocasionar problemas de travamento.

parque previsto para a alteração : ---- produtos

prazo previsto para a alteração : ---- dias

DATA INÍCIO : 17/03/89

ORIGEM DA INFORMAÇÃO

I

ACIONADO POR

I SEGUE ANEXO ? :

área: GSO/DSTC

28/02/89

I área: GSI/DSTC

17/03/89

I sim: I_I [__]

I não: I_xI

nome: Mauricio A. Miguel

I

I nome: Ivan Marucci Guimarães

I

Itautec

I INSTRUÇÃO p/ EXECUÇÃO DE ALTERAÇÃO DE PRODUTO I
I IEAP (RETROFITE) I

===== código =====
I MIC.30P.AFW.13/89 I

produto: PC IS 30 PLUS
código : todas as configurações

I módulo: PCI CONTROLADORA DE WINCHESTER
I código: 19529.xx.x I

=====

I_ I IND/LeC	I_ I OBR/LeC	I_ I NOB/LeC	I	I_ I para EXECUÇÃO
I_ I IND/LAB	I_ I OBR/LAB	I_ I NOB/LAB	I	I_ I para CONHECIMENTO
I_ I IND/CPO	I_ I OBR/CPO	I_ I NOB/CPO	I	

=====

MOTIVO DA ALTERAÇÃO =>

* Resolução do conflito de especificação pela BIOS quando instalada 2 unidades lógicas.

MATERIAIS ENVOLVIDOS =>

1 EPROM 2732A-25 # V1.0 R01 #

POSIÇÃO: CI01

CHECK SUM: D900

ETIQUETA SUPERIOR =>

BIOS WINC.IS30PL
PCI CI-01
V1.0 R01 D900(1)

INSTRUÇÕES PARA A EXECUÇÃO =>

Trocar a EPROM do CI01 pela versão atual V1.0 R01.

=====

parque previsto para a alteração : ---- produtos	DATA INÍCIO : 17/03/89
prazo previsto para a alteração : ---- dias	

=====

ORIGEM DA INFORMAÇÃO

ACIONADO POR

I SEGUE ANEXO ? :

área: GSO/DSTC

22/02/89

I área: GSI/DSTC

17/03/89

I sim: I_ I [__]

I não: I_ I

nome: Dermeval N. Oliveira

I nome: Ivan Marucci Guimarães I

produto: PC IS 30 PLUS

| módulo: -----

código : todas as configurações

| código: -----

assunto: UTILIZAÇÃO CORRETA DA PCI MODEM NO PC IS 30 PLUS

| campo : |X|

| laboratório : |_|

procedimento |_| instrução |_| alteração produto |X| divulgação |_| teoria |_|

O IEAP código MIC.30P.AHW.04/89 divulga alteração a ser realizada no produto PC IS 30 PLUS , visando permitir o correto funcionamento da PCI Modem neste equipamento .

A alteração consiste no corte de trilhas e interligação de componentes da PCI CPU IS 30 , além da troca da PAL do CI27 para a versão atual , conforme especificações abaixo :

CARACTERÍSTICAS DA PAL ==> tipo do CI = 16L8-A
posição na PCI = CI27
versão/revisão = V1.1 R.00
check-sum = 3890

ORIGEM DA INFORMAÇÃO

ELABORAÇÃO

| segue anexo: não [--]

área: GSO/DSTC

07/04/89

| área: GSI/DSTC

07/04/89

| revisão : 00

nome: Dermeval N.Oliveira

| nome: Silvio Luiz Guerini

| página : 01 de 01

produto: PC IS 30 PLUS | módulo: -----
código : todas as configurações | código: -----

I_I IND/LeC	IXI OBR/LeC	I_I NOB/LeC	I	
I_I IND/LAB	I_I OBR/LAB	I_I NOB/LAB	I	IXI para EXECUÇÃO
I_I IND/CPO	I_I OBR/CPO	I_I NOB/CPO	I	I_I para CONHECIMENTO

MOTIVO DA ALTERAÇÃO =>

Possibilitar o uso correto da PCI Modem no PC IS 30 PLUS , desativando conveniente-
mente as Saídas Seriais do equipamento .

MATERIAIS ENVOLVIDOS =>

* fio wire-wrap

* PAL 16L8-A # V1.1 R.00 # check-sum = 3890 # posição na PCI = CI27

INSTRUÇÕES PARA A EXECUÇÃO =>

* Trocar a PAL do CI27 para a versão atual (V1.1 R.00) .

* Cortar trilhas e interligar componentes , conforme ilustrado nos esquemas anexos .

OBSERVAÇÕES E CUIDADOS ESPECIAIS =>

* Realizar a alteração em campo e em laboratório , à medida das ocorrências .

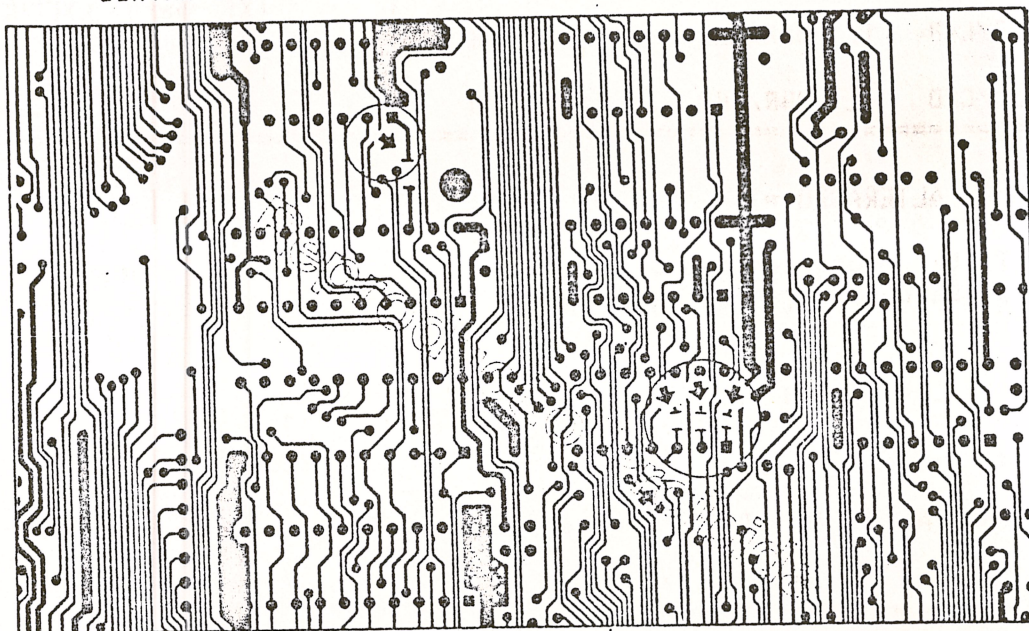
parque previsto para a alteração : ---- produtos
prazo previsto para a alteração : ---- dias

DATA INÍCIO : 07/04/89

ORIGEM DA INFORMAÇÃO	I	ACIONADO POR	I	SEGUE ANEXO ? :
área: GSO/DSTC	07/04/89	área: GSI/DSTC	07/04/89	sim: IXI [03]
nome: Dermeval N.Oliveira	I	nome: Silvio Luiz Guerini	I	não: I_I

PCI CPU IS 30 => FACE SOLDA

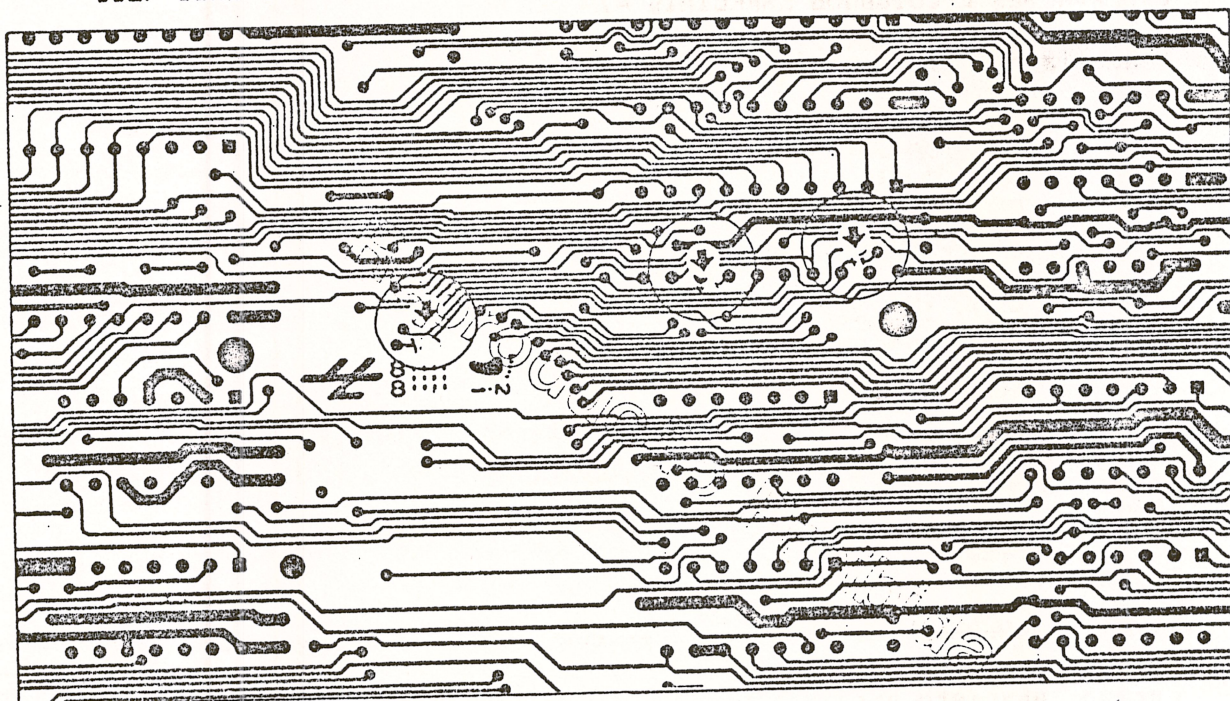
CORTAR TRILHAS : LIGAÇÕES DOS PINOS 1, 2 e 3 DO CI13



PCI CPU IS 30 => FACE COMPONENTES

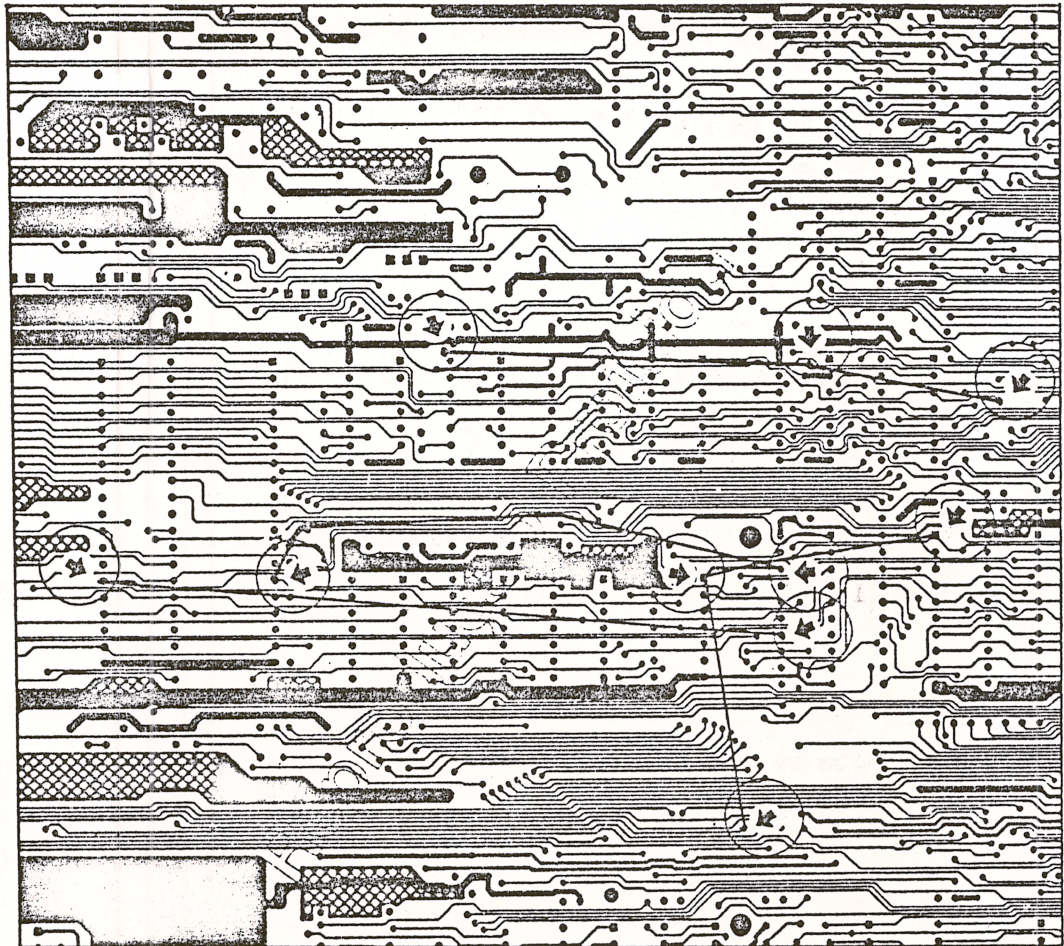
CORTAR TRILHAS : LIGAÇÕES DOS PINOS 14 e 18 DO CI27

CI27 CORRESPONDE A PAL QUE DEVE SER ATUALIZADA PARA V1.1 R.00



PCI CPU IS 30 - FACE SOLDA

INTERLIGAR : PINO 14 (CI32) AO PINO 18 (27)
 PINO 14 (CI33) AO PINO 14 (27)
 PINO 01 (CI26) AO PINO 01 (CI28) AO FURO INDICADO
 MAIS LIGAÇÕES INDICADAS



produto: IS-30 PLUS

| módulo: PLACAO CPU/MEMÓRIA/VIDEO

código : Todas as Configurações

| código: 20096/20097

assunto: LIBERAÇÃO DA VERSÃO V 1.0 R04 DO BIOS DO IS 30 PLUS

| campo : |

| laboratório : |

procedimento | | instrução | | alteração produto | | divulgação | | teoria | |

Está sendo liberada a nova revisão de FW do BIOS do IS 30 PLUS.

1. CARACTERÍSTICAS TÉCNICAS ==>

tipo de EPROM = 27128-20
quantidade = 02 unidades
posição na PCI = C172 e C198
versão/revisão = V 1.0 R04
data de liberação = 28.02.89
checksums = C172: 5B0B / C198: 44F5

versão/revisão anterior => V1.0 R.03 de 25.11.88

nome dos arquivos na BIBLIOTECA DE FIRMWARE => IS10041 BIO
IS10042 BIO

etiqueta superior => BIOS IS30
PCI C1-98
V1.0 R04 xxxx(2)

2. COMPATIBILIDADES ==>

BIOS compatível com PC XT - IBM.

3. DIFERENÇAS EM RELAÇÃO A VERSÃO ANTERIOR ==>

- * Input no port 0 do DMA para reset do flip-flop pointer.
- * Libera variável 40=FO para compatibilização. Erro de teclado em bit 4 de MFG.TST
- * Adaptações para nova PAL do RTC (desabilita alarm interrupt e reset interrupt pendente)
- * Alterações para distinguir drive não presente de drive 1.2 MB.
- * Modificações na JIG: prevê novo endereçamento do RTC; permite acertar hora, dia e mês pela JIG; implementa "DELAY" entre transmissão e recepção no teste de serial e aumenta número de transmissões / recepções.

4. NECESSIDADE DE RETROFITE ==>

O IEAP código MIC.30P.AFW.11/89 instrui a realização deste retrofite.

ORIGEM DA INFORMAÇÃO

ELABORAÇÃO

| segue anexo: não [--]

área: GSO/DSTC

28/02/89

| área: GSI/DSTC

17/03/89

| revisão : 00

nome: Mauricio A. Miguel

| nome: Ivan Marucci Guimarães

| página : 01 de 01

produto: IS-30 PLUS
código : Todas as Configurações

| módulo: PLACA CONTROLADORA DE WINCHESTER
| código: 19529.xx.x

assunto: LIBERAÇÃO DA VERSÃO V1.0 R01 DA BIOS CONTROLADORA DE
WINCHESTER IS30 PLUS

| campo : |
| laboratório : |

procedimento | | instrução | | alteração produto | | divulgação | | teoria | |

Está sendo liberada a nova revisão de FW da bios controladora de winchester do IS30 PLUS.

1. CARACTERÍSTICAS TÉCNICAS ==>

tipo de EPROM = 2732A-25
quantidade = 1 unidade
posição na PCI = C101
versão/revisão = V 1.0 R01
data de liberação = 22.02.89
check-sum = D900

versão/revisão anterior => V1.0 R.00

nome do arquivo na BIBLIOTECA DE FIRNWARE => IS30BIOS WIN

etiqueta superior => BIOS WINC.IS30PL
PCI C1-01
V1.0 R01 D900(1)

2. CARACTERÍSTICAS FUNCIONAIS ==>

BIOS controladora de winchester do IS30 PLUS.

3. DIFERENÇAS EM RELAÇÃO A VERSÃO ANTERIOR ==>

Resolução do conflito de especificação pela BIOS quando instalada 2 unidade lógicas.

4. NECESSIDADE DE RETROFITE ==>

O IEAP código MIC.30P.AFW.13/89 instrui a realização deste retrofite.

ORIGEM DA INFORMAÇÃO	ELABORAÇÃO	segue anexo: não
área: GSO/DSTC	28/02/89	revisão : 00
nome: Dermeval H. Oliveira	Inome: Ivan Marucci Guimarães	página : 01 de 01

produto: IS-30 PLUS | módulo: ----
código : Todas as Configurações | código: ----

assunto: IS-30 PLUS NA REDE LOCAL ITAUTEC

| campo : |x|
| laboratório : |_|

procedimento |_| instrução |_| alteração produto |_| divulgação |x| teoria |_|

O IS-30 PLUS na rede é um micro IS-30 que não possui unidade de disco rígido ou flexível . Pode ser usado somente como "usuário" da rede local ITAUTEC. Ele utiliza o disco do servidor para carregar o sistema operacional e executar as operações em rede.

Através do BIOS o IS30 PLUS REDE, detecta a não existência de unidades de disco e carrega o SISTEMA OPERACIONAL através da rede. Para o funcionamento correto, deve-se utilizar as versões de programas a partir de :

SVAIPC |
CNRPC | --- V1.3 R02
ATSCRPC |

BIOS IS30 | --- V1.0 R01 #

é indicado usar a versão mais recente, isto é V1.0 R03.

CARACTERÍSTICAS ==>

- * Cada usuário pode ter um CONFIG.SYS e um AUTOEXEC.BAT próprio , para isso basta criar um subdiretório de nome Cxy , onde xy = nº da estação usuária que deve conter esses arquivos.

Caso não exista esses subdiretórios será executado o CONFIG.SYS do raiz, porém nenhum AUTOEXEC será executado para a estação usuária.

- * Dois arquivos são criados no diretório raiz do servidor:

AUTORED1.BAT = utilizado quando o usuário "não" possui AUTOEXEC no subdiretório Cxy.

AUTORED2.BAT = utilizado quando o usuário possui AUTOEXEC.

Estes arquivos não podem ser apagados enquanto o servidor estiver sendo executado.

- * Deve existir uma cópia do CNRPC no diretório raiz do servidor. O programa consegue distinguir se está sendo executado em um micro IS-30 REDE. Então todo acesso ao drive C será convertido em acesso ao drive K.

O comando DISC possui um procedimento diferente no caso do IS-30 PLUS REDE, será pedido ao usuário para desligar o micro.

ORIGEM DA INFORMAÇÃO |

ELABORAÇÃO

| segue anexo: não [--]

área: CARD/DSTC

27/02/89

área: GSI/DSTC

17/03/89

| revisão : 00

nome: Maria Emília Horetti

Inome: Ivan Marucci Guimarães

| página : 01 de 01