

Itautec

DOCUMENTAÇÃO DE PRODUTO

Código do Documento | Revisão

24191-01-008

|

DATA 22.06.89

| F1 01/06

Objeto

DIAGRAMA DE JUMPERS E SWITCHES

Projeto

Osvaldo Villa/Wellington H. Sallani/Dimitri N. Kalligeris

|

DATA

|

/ /

Observações

			/ /
			/ /
			/ /
			/ /
			/ /
			/ /
			/ /
nº	Revisão	Aprovação	Data

Código do Documento | Revisão

24191-01-008 |

DOCUMENTAÇÃO DE PRODUTO

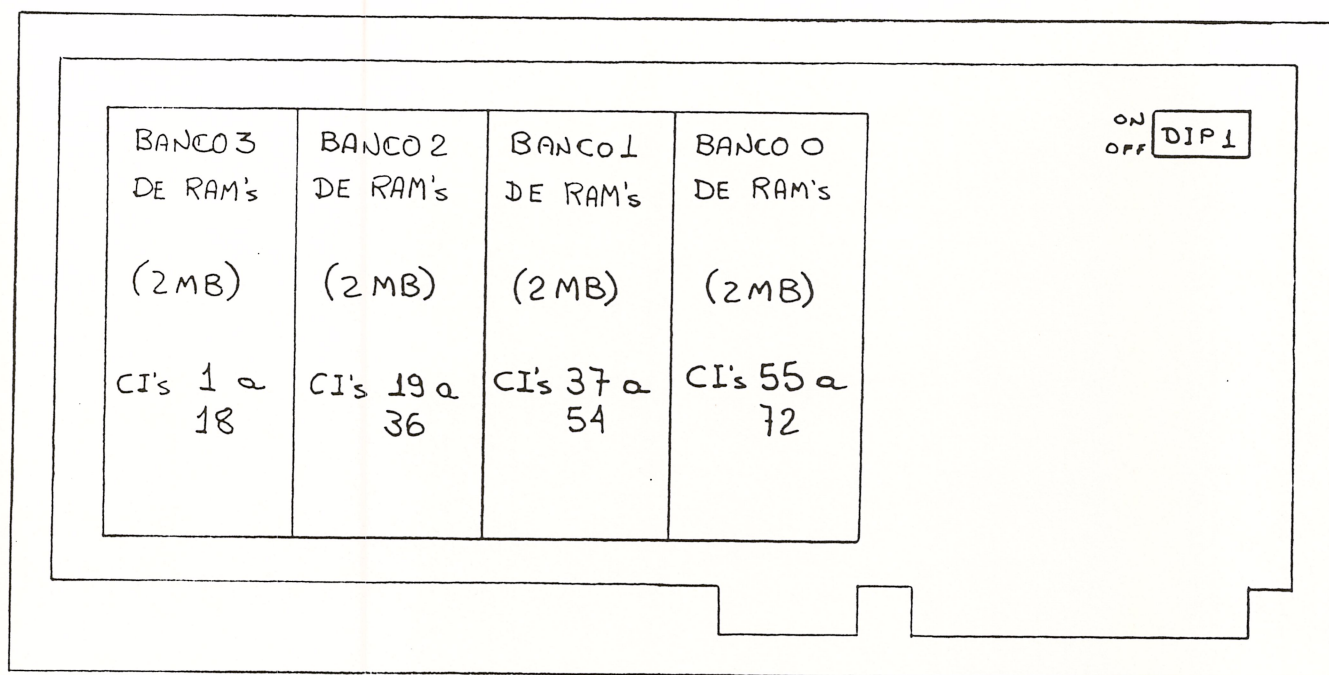
DATA 22.06.89

IF102/06

Objeto

DIAGRAMA DE JUMPERS E SWITCHES

Disposição da Dip-Switches na Placa de Extensão de Memória 16 Bits/8MBytes:



Observações:

1- Para a Dip-Switch DIP01

0 = ON = Fechado

1 = OFF = Aberto

2- Se o usuário pretender utilizar esta placa no micro IS286, deverá certificar-se de que esteja no slot correto e de que os jumpers de RASAD estejam na posição desejada (para maiores informações, verifique o diagrama de jumpers do IS286)

Código do Documento | Revisão
24191-01-008 |

DOCUMENTAÇÃO DE PRODUTO

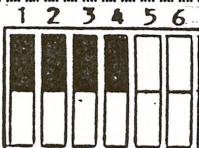
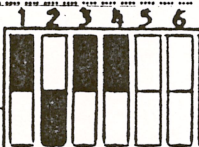
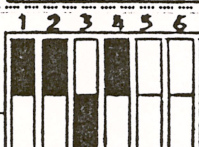
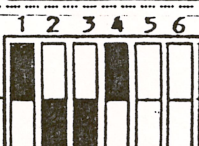
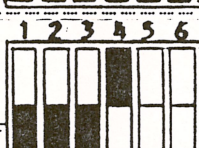
DATA 22.06.89 | F1 03/06

Objeto

DIAGRAMA DE JUMPERS E SWITCHES

Configuração da Dip-Switches - DIP01:

DIP01-1 à DIP 01-4: Define a localização da placa de extensão de memória no espaço de endereçamento, estabelecendo a faixa de endereços em que a placa será reconhecida.

DIP01	CONFIGURAÇÃO DA PLACA DE MEMÓRIA	QTD DE MEMÓRIA	POSICÃO NO ESQ. AUX.	OBS.
ON  OFF 	Configurada como 1a. placa de extensão, adicionando 2 MBytes a partir do endereço 100000H	640KB + 2MB = 2688KB	1	-
ON  OFF 	Configurada como 1a. placa de extensão, adicionando 4MBytes a partir do endereço 100000H	640KB + 4MB = 4736KB	2	B
ON  OFF 	Configurada como 1a. placa de extensão, adicionando 8 MBytes a partir do endereço 100000H	640KB + 8MB = 8832KB	3	C
ON  OFF 	Configurada como 2a. placa de extensão, adicionando 2 MBytes a partir do endereço 900000H	640KB + 10MB = 10880KB	4	A
ON OFF	Configurada como 2a. placa de extensão, adicionando 4MBytes a partir do endereço 900000H	640KB + 12MB = 12928KB	5	A,B
ON OFF	Configurada como 2a. placa de extensão, adicionando 8 MBytes a partir do endereço 900000H	640KB + 14,875MB = 15872KB	6	A,C

DOCUMENTAÇÃO DE PRODUTO

Objeto
DIAGRAMA DE JUMPERS E SWITCHES

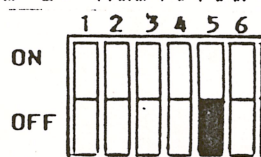
Código do Documento | Revisão
24191-01-008 |

DATA 22.06.89 | F1 04 / 06

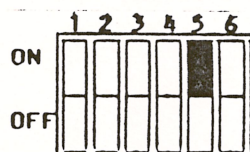
OBSERVAÇÕES:

- A- Devemos dispor, obrigatoriamente, de uma outra placa configurada como 1a. placa de extensão, adicionando 8MBytes a partir do endereço 100000H.
- B- A configuração da placa de extensão deverá estar no mínimo com os bancos 0 e 1 de RAM's (veja esquema da pág.1) preenchidos com CI's de memória.
- C- A configuração da placa de extensão deverá estar com todos os bancos de RAM's (veja esquema da pág.1) preenchidos com CI's de memória.

DIP01-5: Habilita a geração do 9º bit para o refresh das memórias.



desabilita a geração do 9º bit para o refresh



habilita a geração do 9º bit para o refresh

Esta dip deverá estar na posição de habilitação apenas se a placa estiver configurada como 1a. placa (posições 1, 2 e 3 no esquema auxiliar) e for instalada num micro da linha PC286.

	+	-----+	+	-----+	+
		LINHA PC286		LINHA IS286	
CONFIGURADO		HABILITADO		DESABILITADO	
COMO 1a. PLACA					
CONFIGURADO		DESABILITADO		DESABILITADO	
COMO 2a. PLACA					

Condição da
DIP01-5

DOCUMENTAÇÃO DE PRODUTO

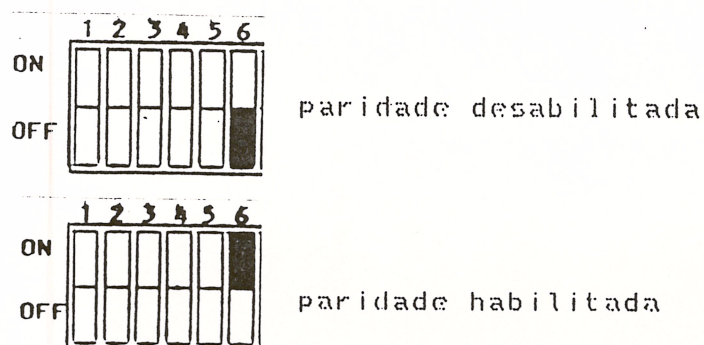
Objeto

DIAGRAMA DE JUMPERS E SWITCHES

Código do Documento | Revisão
24191-01-008 |

DATA 22.06.89 | F1 05 / 06

DIP01-6: Habilita a geração do sinal de erro de paridade da placa (IOCHCK).



Em uso normal da placa de extensão, esta dip deverá estar sempre na posição habilitada, reservando a outra posição apenas para possíveis testes de debug.

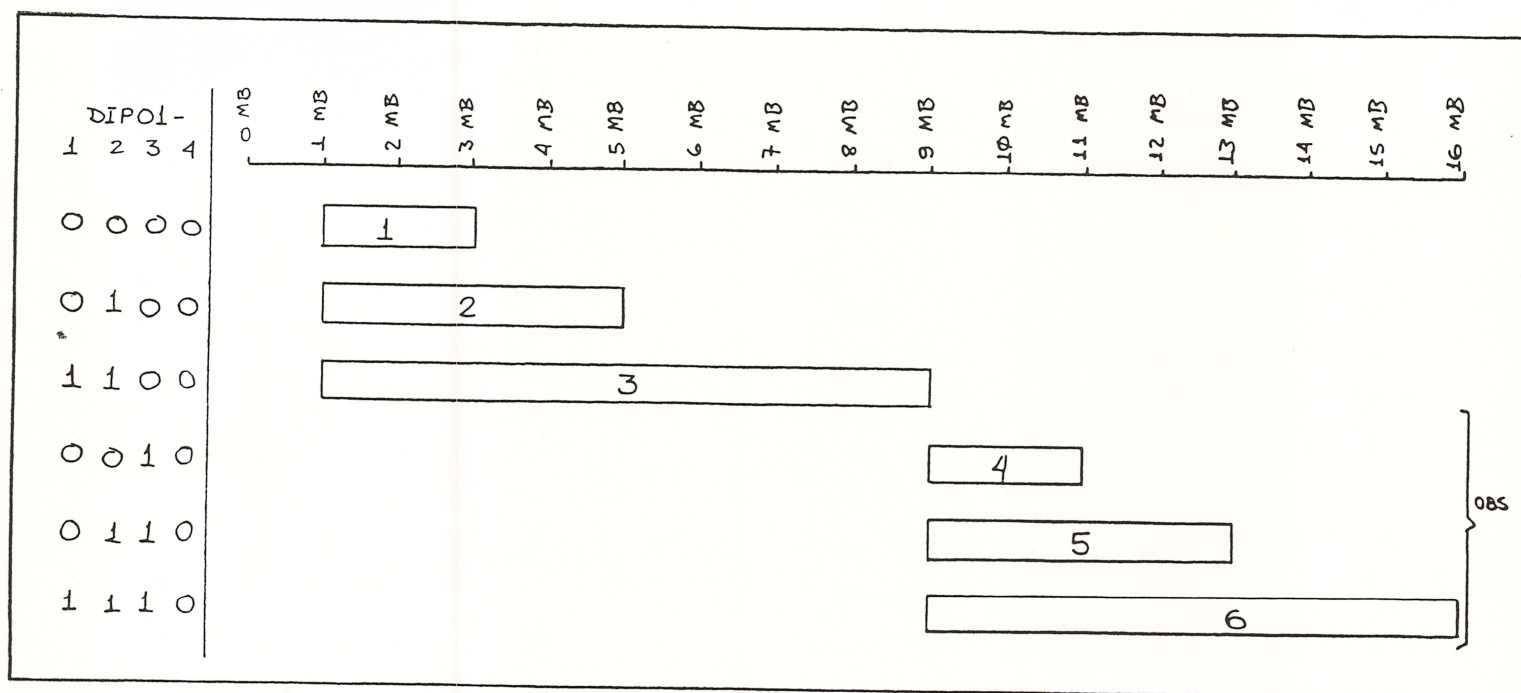
DOCUMENTAÇÃO DE PRODUTO

Objeto
DIAGRAMA DE JUMPERS E SWITCHES

Código do Documento | Revisão
24191-01-008 |

DATA 22.06.89 | IF1 06/06

Esquema auxiliar para configuração da placa:



OBS.: Nestes 3 modos, deveremos ter, obrigatoriamente uma primeira placa configurada no modo 3 (DIP01-1=1, DIP01-2=1, DIP01-3=0, DIP01-4=0).