

ITAUTEC INFORMÁTICA S.A.

GEPM - GERÊNCIA DE ENGENHARIA DE TESTES

Sistema de apoio ao debug do IS286

ITAT3 (ICD82C903)

Características:

- Totalmente compatível com o IBM PC-AT;
- Controla os barramentos de dados A, SA e MA;
- Faz a decodificação de endereços da memória da "mother-board", incluindo a geração dos sinais -RAS e -CAS para as ram's dinâmicas;
- Níveis dos sinais: TTL compatíveis;
- IOL e IOH iguais a 8 mA;
- Tecnologia CMOS de baixo consumo;
- Alimentação única de 5 Volts;
- Encapsulamento PLCC de 84 pinos.

ITAT4 (ICD82C904)

Características:

- Totalmente compatível com IBM PC-AT;
- Controle dos barramentos de dados D, MD, XD e SD;
- Geração e verificação de bit de paridade em operação de escrita e leitura na memória;
- Relógio com horário do dia, alarme e calendário de 100 anos:
 - contagem de segundos, minutos e horas do dia;
 - contagem de dias da semana, dia do mês, meses e anos;
 - representação binária ou BCD de horário, calendário e alarme;
 - relógio de 12 ou 24 horas, com AM e PM no modo 12 horas;
 - opção de horário de verão;
 - reconhecimento automático de fim de mês;
 - compensação automática de ano bissexto;
 - interfaceado por software como ram de 64 bytes;
 - 14 registradores (8 bits) de relógio e controle;
 - três interrupções testáveis e mascaráveis separadamente por software: alarme de hora do dia (a cada segundo até a cada hora), interrupções periódicas de 30,5 us a 500 ms e fim de ciclo de atualização;
 - pode funcionar com bateria mantendo funções de relógio e conteúdo da ram mesmo durante os períodos de desligamento do sistema;
 - bit de status para indicação de integridade dos dados;
- Gerador de interrupções com intervalo programável;

ITAUTEC INFORMÁTICA S.A.

GEPM - GERÊNCIA DE ENGENHARIA DE TESTES

Sistema de apoio ao debug do IS286

- Ram estática com 50 bytes;
- Oscilador interno para cristais osciladores de 1.048.576 Mhz;
- CMOS de baixo consumo, alta velocidade e alta densidade;
- Sinais compatíveis com TTL;
- Encapsulamento PLCC de 84 pinos.