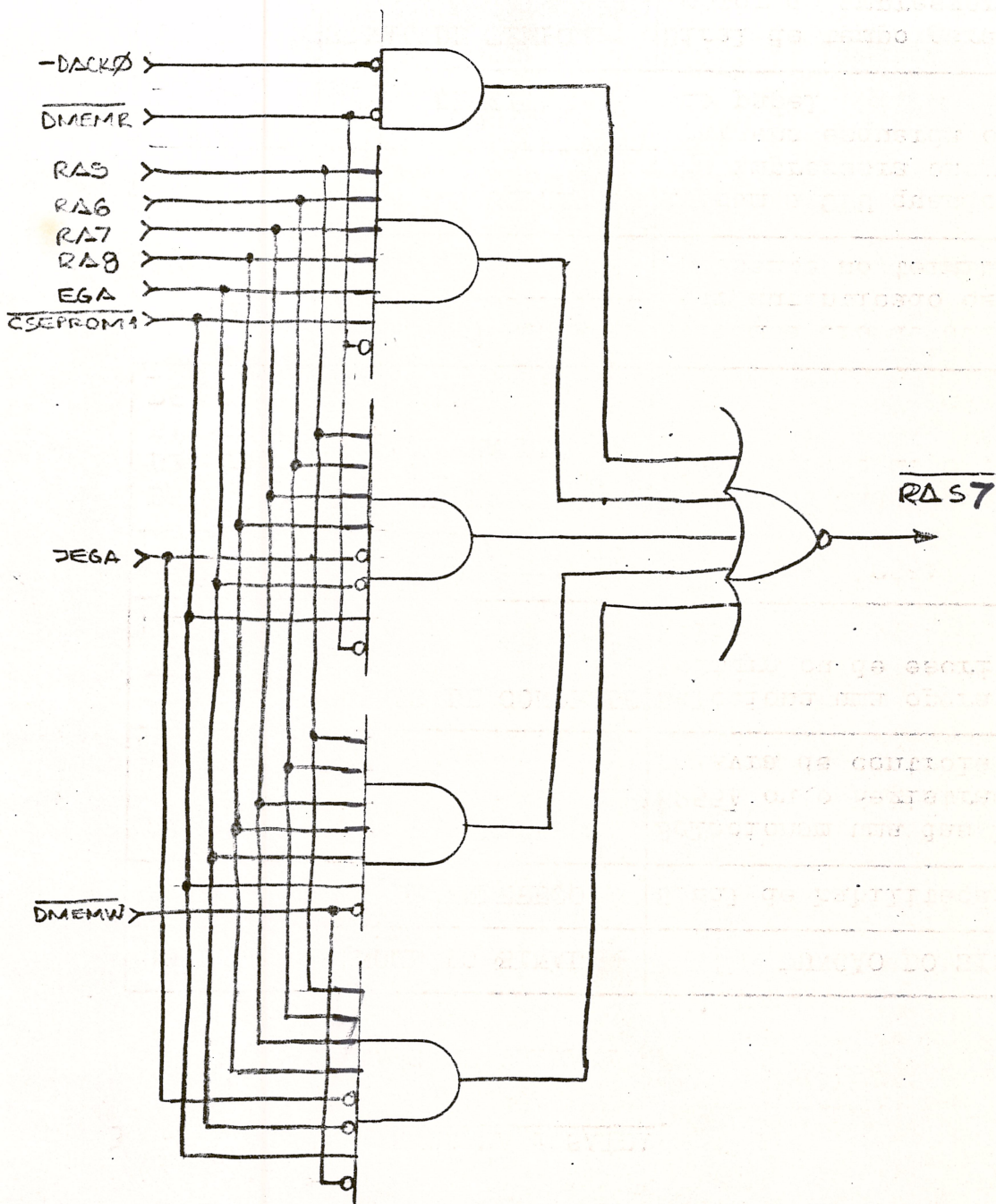


PAL 16L8A - CI82

RAS7

$$\begin{aligned} \overline{O8} = & \quad \overline{I6} \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot I3 \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot I3 \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I9} + \\ & + I1 \cdot I2 \cdot I3 \cdot I4 \cdot \overline{I7} \cdot I8 \cdot \overline{I10} + \\ & + I1 \cdot I2 \cdot I3 \cdot I4 \cdot \overline{I5} \cdot \overline{I7} \cdot I8 \cdot \overline{I10} = \end{aligned}$$



Itautec

$$\begin{aligned}
 \overline{RAS7} = & \quad \quad \quad \overline{(-DACK0)} \quad \quad \quad \overline{(DMEMR)} \quad + \\
 & + RAS \cdot RA6 \cdot RA7 \cdot RA8 \cdot \quad \quad \quad \cdot EGA \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEMR)} \quad + \\
 & + RAS \cdot RA6 \cdot RA7 \cdot RA8 \cdot \overline{JEGA} \cdot \quad \quad \quad \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEMR)} \quad - \\
 & + RAS \cdot RA6 \cdot RA7 \cdot RA8 \cdot \quad \quad \quad \cdot EGA \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEMW)} \quad + \\
 & + RAS \cdot RA6 \cdot RA7 \cdot RA8 \cdot \overline{JEGA} \cdot \quad \quad \quad \cdot \overline{EGA} \cdot \overline{(CSEFROM1)} \cdot \overline{(DMEMW)} \quad +
 \end{aligned}$$

$\overline{RAS7} \# CI82 \quad PIN.12 \#$