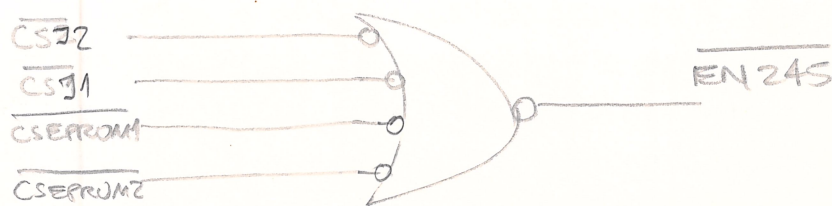


PAL 16L8 - CI 79

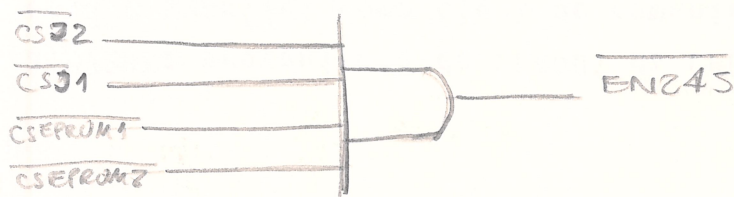
EN245

$$\overline{O1} = \overline{I4} + \overline{I5} + \overline{O2} + \overline{O3} =$$

$$= (\overline{CS2}) + (\overline{CS1}) + (\overline{CSEPR0M1}) + (\overline{CSEPR0M2})$$



OU



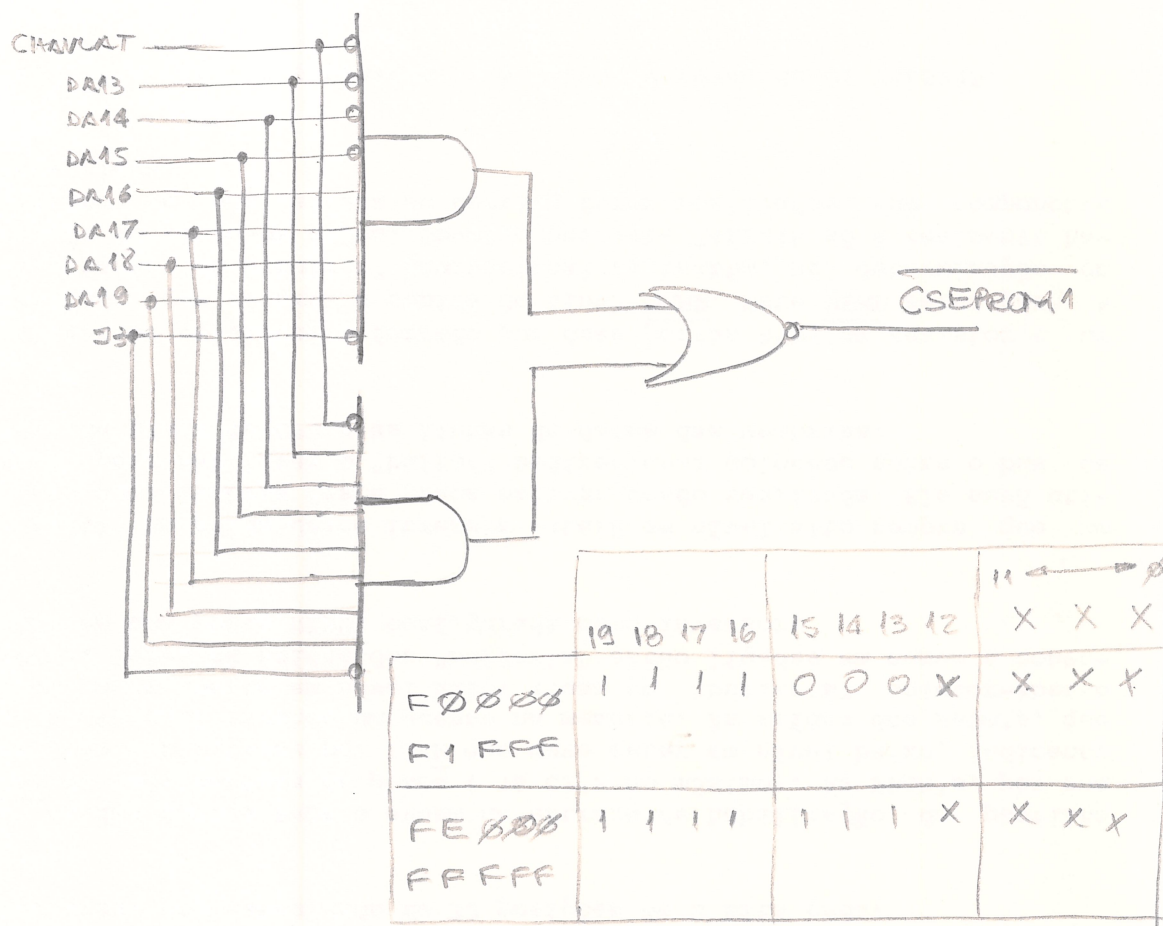
$\overline{EN245} \neq \text{CI 79 PIN. 19} \neq$

Sinal, ativo em baixo, que tem como função habilitar o CI 86 - Buffer Bidirecional de Dados - que é a interface entre o barramento principal e as EPROM's e Interfaces Seriais.

PAK 16L8 - CI79

CSEEPROM1

$$\begin{aligned}\overline{O2} &= \overline{I3} \cdot \overline{I6} \cdot \overline{I7} \cdot \overline{I8} \cdot I9 \cdot I10 \cdot I11 \cdot I12 \cdot \overline{I13} + \\ &+ \overline{I3} \cdot I6 \cdot I7 \cdot I8 \cdot I9 \cdot I10 \cdot I11 \cdot I12 \cdot \overline{I13} = \\ &= (\overline{CHAVLAT}) \cdot \overline{DA13} \cdot \overline{DA14} \cdot \overline{DA15} \cdot DA16 \cdot DA17 \cdot DA18 \cdot DA19 \cdot \overline{J3} + \\ &+ (\overline{CHAVLAT}) \cdot DA13 \cdot DA14 \cdot DA15 \cdot DA16 \cdot DA17 \cdot DA18 \cdot DA19 \cdot \overline{J3}.\end{aligned}$$



CSEEPROM1 CI79 PW.18

Sinal, ativo em baixo, de habilitação da EPROM de BIOS a ser utilizada na placa. Este sinal ficará ativo sempre que houver uma operação de leitura nos endereços F0000 a F1FFF e FE000 a FFFFF,

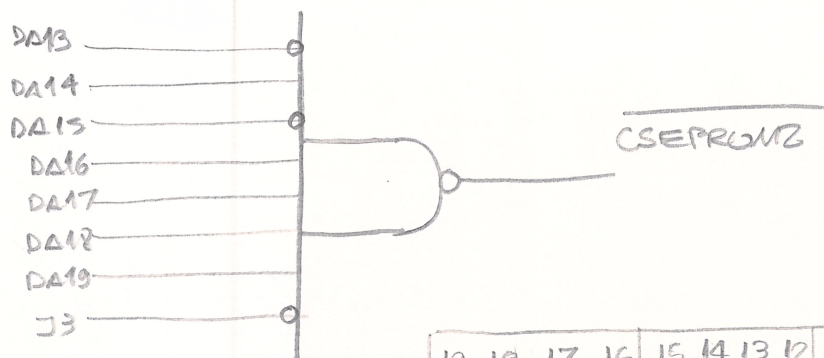
PAL 1628 - CI 79

outro
nome.

CSEPR0M2

$$\overline{O3} = \overline{I6} \cdot \overline{I7} \cdot \overline{I8} \cdot \overline{I9} \cdot \overline{I10} \cdot \overline{I11} \cdot \overline{I12} \cdot \overline{I13} =$$

$$= \overline{DA13} \cdot \overline{DA14} \cdot \overline{DA15} \cdot \overline{DA16} \cdot \overline{DA17} \cdot \overline{DA18} \cdot \overline{DA19} \cdot \overline{J3}$$



19	18	17	16	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
1	1	1	1	0	1	0	X	X	X	X	X	X	X	X	X	X	X	X	X
F				4 5				X				X				X			

F4000 → F5FFF

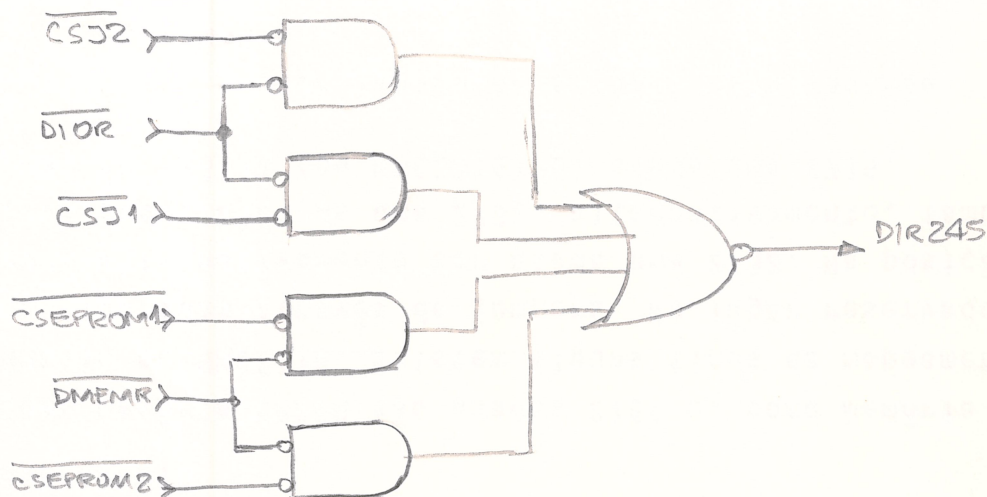
CSEPR0M2 # CI79 PIN.17 #

Sinal, ativo em baixo, de habilitação da EPR0M de proteção de software. Este sinal ficará ativo sempre que houver uma operação de leitura nos endereços entre F4000 e F5FFF.

PAL 16L8A - CI 79

DIR245

$$\begin{aligned}\overline{O4} &= \overline{I2} \cdot \overline{I4} + \overline{I2} \cdot \overline{I5} + \overline{I1} \cdot \overline{O2} + \overline{I1} \cdot \overline{O3} \\ &= (\overline{DIOR}) \cdot (\overline{CSJ2}) + (\overline{DIOR}) \cdot (\overline{CSJ1}) + (\overline{DMEMR}) \cdot (\overline{CSEPR0M1}) + \\ &\quad + (\overline{DMEMR}) \cdot (\overline{CSEPR0M2}).\end{aligned}$$



DIR245 # CI79 PIN.16 #

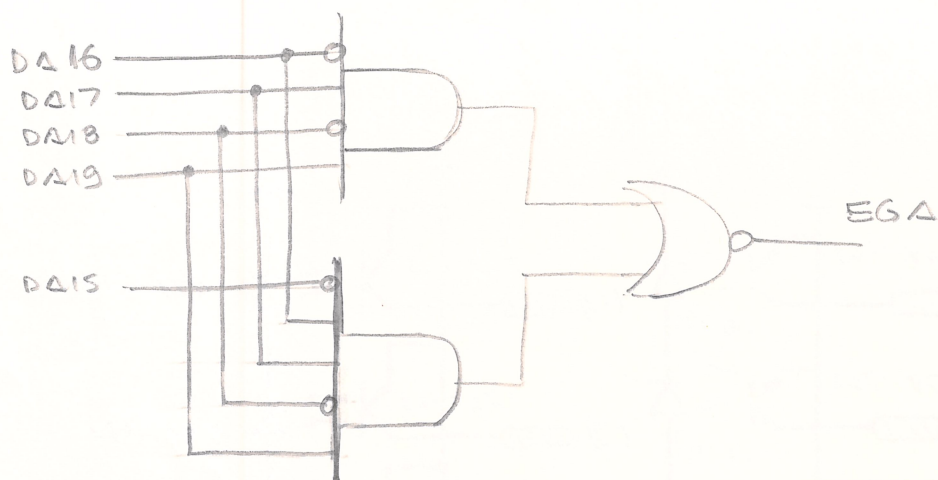
Sinal que altera o sentido do Buffer Bi direcional (CI86), adequando-o a operações de leitura ou escrita nas Interfaces Serais ou apenas de leitura nas EPROM's.

PAL 16LB - CI 79

EGA

$$\overline{OS} = \overline{I9} \cdot I10 \cdot \overline{I11} \cdot I12 + \overline{I8} \cdot I9 \cdot I10 \cdot \overline{I11} \cdot I12 =$$

$$\overline{DA16} \cdot DA17 \cdot \overline{DA18} \cdot DA19 + \overline{DA15} \cdot DA16 \cdot DA17 \cdot \overline{DA18} \cdot DA19 =$$



	19	18	17	16	15	14	13	12	...	
A0000	1	0	1	0	x	x	x	x		x
FFFFFF			A				x			x
B0000	1	0	1	1	0	x	x	x		x
B7FFF			B							

EGA # CI 79 PIN. 12 #

Sinal ativo em baixo sempre que for feito um endereçamento no espaço de vídeo pertencente ao EGA.