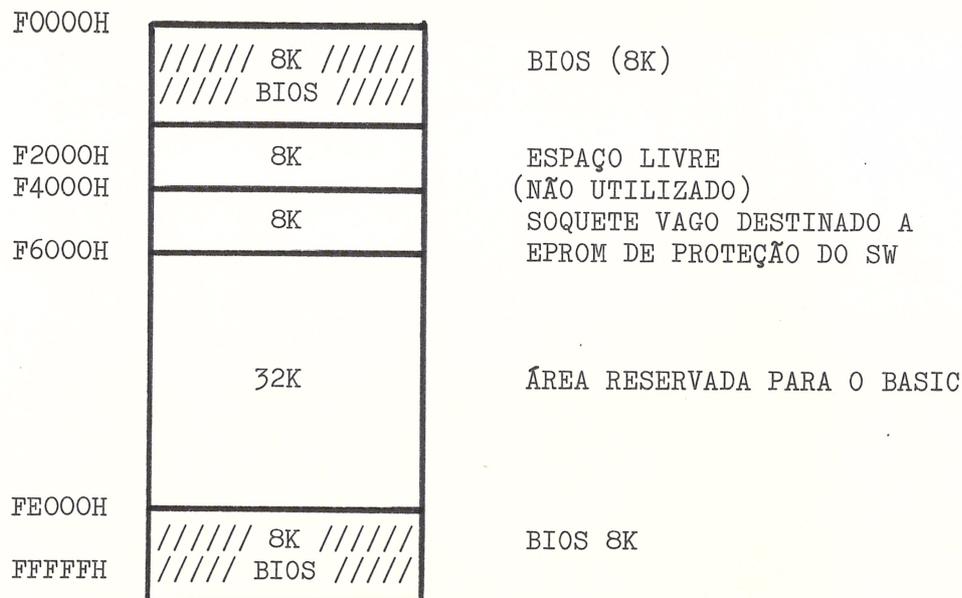


. Mapa do Segmento que contém as EPROM's



A memória 27128 (16K x 8), apesar de ser um único integrado, estará logicamente dividida em duas partes de 8KB cada, alocadas da seguinte forma:

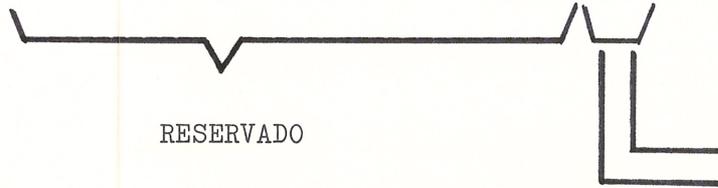
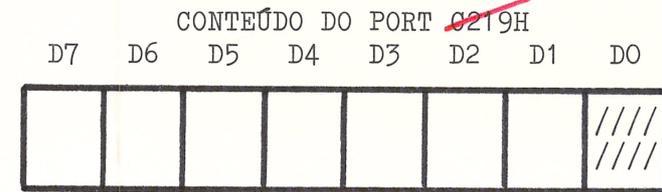
- 1a. parte (8KB) = F0000H à F1FFFFH
- 2a. parte (8KB) = FE000H à FFFFFFFH

Foi incluída uma facilidade para "DEBUG" do software do BIOS que é a capacidade de substituir a EPROM 27128 por RAM no mesmo endereçamento lógico, isto é, não é preciso se gravar EPROM's para cada teste que se queira fazer. Enquanto não se tiver plena convicção dos resultados a EPROM não é gravada, economizando tempo de testes/debug.

. Procedimento para utilização deste recurso

1. Escrever em duas páginas físicas quaisquer de RAM o que se quer no endereçamento da EPROM, mantendo-se a correspondência.
2. Mapear estas páginas com o BIT 7 (ENABLE/DISABLE página dos registradores como ENABLE) = "1" nos registradores correspondentes aos endereços do BIOS.
3. Executar um "OUT" no PORT C319H com o bit DO = "1".

C319



RESERVADO

DO = 0 - BIOS EM EPROM
DO = 1 - BIOS EM RAM

Setar c/ 0

MM/AMS/GFC.