

## CENTRO DE TREINAMENTO TÉCNICO

No exemplo, tem-se:

- banco 01;
- CI 12

### \* CI34

Na inicialização, repete-se o já comentado.

Utilizando o REMS.COM, opção 2-x-1, obtém-se:

- banco 03
- BITS ERRADOS: 40, 0 que corresponde ao CI34.

### \* CI46

Idem, na inicialização.

Utilizando-se o REMS.COM, opção 2-x-1, obtém-se:

- banco 05
- BITS ERRADOS: 01, o que corresponde ao CI 46.

### \* CI54

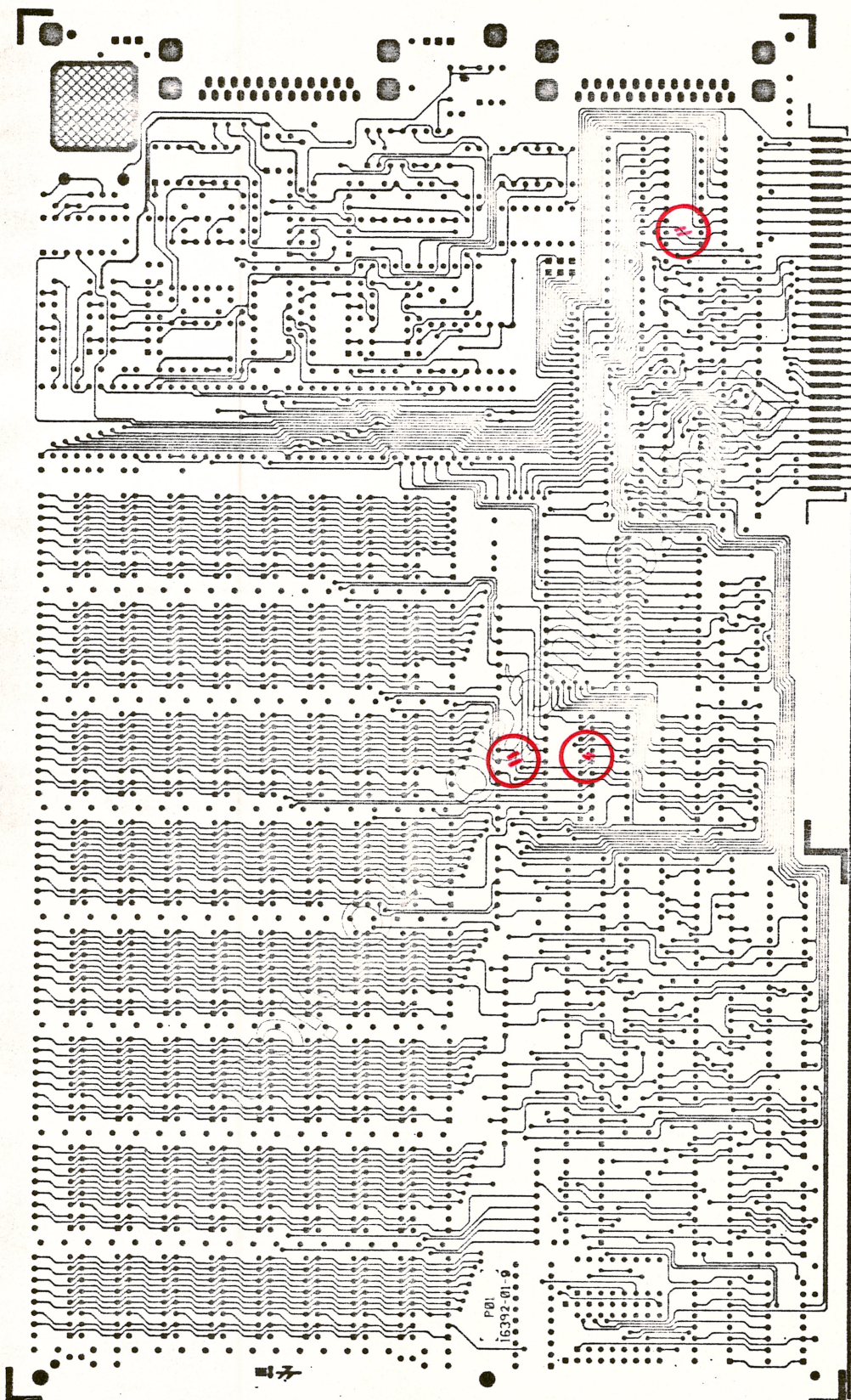
Na inicialização, com SW2-8 em ON, ocorre paridade, porém específica a quantidade de 2048 Kbytes testados.

Através do REMS.COM, opção 2-x-1, não se consegue detetar o bloco defeituoso.

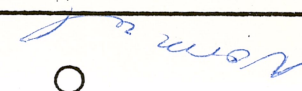
Em laboratório pode-se verificar, através de um Osciloscópio ou de um Analisador Lógico o sinal QL ou RASXE - IOCHCK, detetando-se o banco defeituoso e, conseqüentemente, o CI (de paridade) defeituoso.

Itautec

ED. 08.4/87



| Pos.            |  | Denominação      |  | Quant.         | Código |
|-----------------|--|------------------|--|----------------|--------|
| Desenho         |  | 19/01/87         |  | Tolerância     |        |
| Projeto         |  | / /              |  | Folha 01/01    |        |
| Aprovação       |  | 30/01/87         |  | Rev. Doc       |        |
| Título          |  | PCI              |  | Cód. Documento |        |
| PRIMEIRA VERSÃO |  | MEMORIA EMS PCXT |  | 16392-01-003   |        |
| Revisões        |  | Aprovação        |  | Itautec        |        |
| n1              |  | 17/01/87         |  |                |        |



PC1  
MEMORIA EMS PCXT